



직무구분	세부직무	우대사항
차세대 반도체 공정/소자/소재 개발	<ul style="list-style-type: none"> ■ 메모리 및 Logic 공정 및 소자 개발 <ul style="list-style-type: none"> - DRAM/Flash/New Memory/Advanced Logic 반도체 공정/소자 특성 예측, 제작, 측정, 분석 및 개선 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자 (~2021년 2월) ■ 해당분야 우수 저널 논문저자
	<ul style="list-style-type: none"> ■ Thin Film <ul style="list-style-type: none"> - 박막 (Oxide, Nitride, High-K, 전극막, 자성 금속막, 강유전체 등) 소재 개발 - 박막 형성 기술 (ALD, CVD, PVD 등) 개발 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자 (~2021년 2월) ■ 해당분야 우수 저널 논문저자
제품 보안 분석/검증 및 암호화 기술 개발	<ul style="list-style-type: none"> ■ 제품보안 취약점 분석/검증, 제품 보안 기술 연구 <ul style="list-style-type: none"> - Embedded Device System S/W, H/W 보안 취약점 분석 업무 - OS, Application(Windows, Android, iOS, macOS) 보안 취약점 분석 업무 - S/W, H/W 취약점 Scan, Exploit 기술 개발 - Fuzzing, Static Analyzer 등 취약점 분석 자동화 기법 개발 - TrustZone, Intel-SGX 등 TEE 기술 보안성 평가 - Mobile Security, Automotive Security, Secure Storage, Secure Processor 기술 개발 	<ul style="list-style-type: none"> ■ 취약점 분석 업무 경험 및 정보보호 관련 전공 ■ 보안시스템 설계, 개발, 검증 경험 보유자 ■ 국내외 모의해킹 대회 수상자
	<ul style="list-style-type: none"> ■ PPC(Privacy Preserving Computation) 알고리즘 및 S/W Stack 기술 개발 <ul style="list-style-type: none"> - PPC용 전용 컴파일러 개발 - Crypto algorithm, S/W 라이브러리 개발 - Crypto H/W를 위한 device driver 개발 ■ PPC(Privacy Preserving Computation) H/W 가속기 개발 <ul style="list-style-type: none"> - PPC 가속을 위한 RTL, SoC 설계 업무 (Verilog HDL) - Crypto 연산을 위한 Arithmetic Unit 설계 - Cryptography H/W IP 및 FPGA 개발 	<ul style="list-style-type: none"> ■ 수학 및 암호학 전공자 ■ ML 컴파일러 개발 경험 ■ Cryptography HW IP 개발 경험 ■ FPGA 개발 경험