

직무구분	세부직무	우대사항
Digital/Analog/Library IP 개발	<p>[Customer向 IP개발]</p> <ul style="list-style-type: none"> ■ Analog IP개발 <ul style="list-style-type: none"> - 최선단 공정(7/6/5나노) Analog IP개발(Converter, PLL/DLL, OSC, Sensor, Regulator, Codec 등) - IoT Platform 향 RF 회로 설계 - High Speed Interface (56G/112G) PHY, LINK 개발 ■ Digital IP개발 <ul style="list-style-type: none"> - High Performance 향 Interface IP 개발 - Mobile 향 Processor/GPU/Multimedia IP 개발 - Automotive/IoT Platform의 핵심 Security IP 개발 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ Analog 및 Digital 회로설계를 이해하고 분석 가능한 자 ■ 프로그래밍 언어 (Verilog/C 등) 구현 가능한 자 ■ 회로 개발 관련 Tool (Oscilloscope, Spectrum Analyzer, Signal Generator, Synopsys/Mentor/Cadence/Ansys/CST/FPGA 등) 역량 보유자
	<p>[Library 개발]</p> <ul style="list-style-type: none"> ■ Foundation Library IP개발 <ul style="list-style-type: none"> - 다양한 공정의 특성에 부합하는 논리회로를 설계. Standard Cell IP를 개발 - High Speed, Low Power, Small Area에 적합한 Architecture 기반으로 회로 개발 - CPU, GPU 등 HPC(High Performance Computing) 및 IoT 제품설계에 적합한 SRAM 개발 - 차세대 MRAM(Magnetoresistive RAM), eFlash, OTP(One Time Programmable) 개발 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ Analog 및 Digital 회로설계를 이해하고 분석 가능한 자 ■ 프로그래밍 언어 (Verilog/C 등) 구현 가능한 자 ■ 회로 개발 관련 Tool (Oscilloscope, Spectrum Analyzer, Signal Generator, Synopsys/Mentor/Cadence/Ansys/CST/FPGA 등) 역량 보유자
설계방법론 개발	<ul style="list-style-type: none"> ■ 설계방법론 연구개발(Design Methodology) <ul style="list-style-type: none"> - 선행 공정에 대한 평가 기술/설계 기술/Testchip 개발 및 분석 - RTL to GDS design/implementation/Analysis/Automation 환경 연구 및 개발 - On-/off-chip PSI 설계 분석 방법론 및 Solution 연구 및 개발 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ Digital 회로설계를 이해하고 분석 가능한 자 ■ 프로그래밍 언어 (Verilog/C 등) 구현 가능한 자 ■ EDA Tool (Synopsys/Mentor/Cadence/Ansys 등) 역량 보유자
분석/계측기술/양산 수율 개선	<ul style="list-style-type: none"> ■ 반도체 8대공정 기술 및 양산수율 관리 <ul style="list-style-type: none"> - 반도체 8대공정별 계측 Data를 모니터링하고, 공정별 불량해결 및 수율 개선 (Photo, ETCH, Clean, CMP, Diffusion, IMP, Metal CVD) - 반도체 수율 향상을 위한 단위 Transistor의 전기적/물리적 특성 개선 - 통계 및 Big data, Smart factory 분석 - Global Foundry 고객의 공정 관련 Needs 대응 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 전기전자, 재료/금속, 화학/화공 및 수학/통계/물리 계열 전공자 또는 이에 상응하는 전공자식 보유자 ■ 반도체 공정과 소자 특성에 대한 역량 보유자 (반도체 8대 공정, Device Physics, Yield, SRAM, Layout) ■ 반도체 제품의 이해 및 공정/설비/계측/불량분석/소재에 필요한 역량 보유자
	<ul style="list-style-type: none"> ■ Defect(불량) 개선 Engineering <ul style="list-style-type: none"> - Random Defect 발생 Source 제어, 제품의 검사 Design, 사고 예방 - Defect의 참원인/모델링 규명 및 근원 개선 활동 ■ 불량의 구조/물성/특성 분석기술 <ul style="list-style-type: none"> - FAB내부에서 발생하는 불량 및 수율 분석 (Failure Analysis, Electrical / Physical Failure Analysis) - 제품의 구조/물성/특성 분석 ■ 계측기술 <ul style="list-style-type: none"> - 생산된 반도체의 검사/계측을 위한 Solution 제공 및 검출력 확보 - 정밀한 계측기술 확보 및 신규설비 개발/도입 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 전기전자, 재료/금속, 화학/화공 및 수학/통계/물리 계열 전공자 또는 이에 상응하는 전공자식 보유자 ■ 반도체 공정과 소자 특성에 대한 역량 보유자 (반도체 8대 공정, Device Physics, Yield, SRAM, Layout) ■ 반도체 제품의 이해 및 공정/설비/계측/불량분석 관련 경험 및 역량 보유자
품질관리 및 신뢰성 평가	<ul style="list-style-type: none"> ■ 소재 품질 개선 <ul style="list-style-type: none"> - 양산소재 품질 개선, 소재 수급 안정화 및 품질불량 제어 - 미래소재 양산성 확보, 애로공정 Solution 제공 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 전기전자, 재료/금속, 화학/화공 및 수학/통계/물리 계열 전공자 또는 이에 상응하는 전공자식 보유자 ■ 반도체 공정과 소자 특성에 대한 역량 보유자 (반도체 8대 공정, Device Physics, Yield, SRAM, Layout) ■ 반도체 제품의 이해 및 공정/설비/소재 관련 경험 및 역량 보유자

직무구분	세부직무	우대사항
공정 및 소자개발	<p>[선단 공정 Integration 및 소자 개발]</p> <ul style="list-style-type: none"> ■ Logic 제품을 위한 최신 공정설계 <ul style="list-style-type: none"> - Mobile향 AP(application processor), Serve향 CPU, GPU 등의 제품을 위한 최첨단 선단 노드 공정 개발(7nm, 10/8nm, 14/11nm) - Transceiver, IOT, Connectivity, Network router 등 RF(Radio Frequency) 제품을 위한 공정 개발(28/18nm FD-SOI) ■ Device/SRAM 소자설계 <ul style="list-style-type: none"> - 공정과 제품에 적합한 소자특성을 설계하고 구현 (Device 특성 분석, Spice 모델링, TCAD simulation & modeling) - SRAM Bit-cell 개발, test macro, soft yield 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 반도체 공정과 소자 특성에 대한 역량 보유자 ■ 공학계열(전기전자, 재료/금속, 전산/컴퓨터, 화공, 산업공학 등), 물리 계열 전공자 또는 이에 상응하는 전공지식 보유자
	<p>[Specialty 공정 Integration 및 소자개발]</p> <ul style="list-style-type: none"> ■ LSI제품을 위한 특화 공정설계 <ul style="list-style-type: none"> - CIS(CMOS Image Sensor) 제품을 위한 공정 개발 빛을 받아 전기신호로 변환/출력하는 Image Sensor의 핵심 소자 기술(Pixel, Optic) 개발 - DDI(Display Drive IC) 제품을 공정 개발 이미지 정보를 LCD, OLED로 전달하는 역할을 수행하며, Voltage, Density 고려 필요 - eFlash(Smartcard) 제품을 위한 공정 개발 @Security, Touch, Healthcare IoT, Auto (MCU+RF) / SIM / FSID / NFC 등에 활용 - IoT(MCU+RF)를 제품을 위한 FDS(FD-SOI) 공정 개발(28/18nm) FD-SOI 공정을 적용 제품의 내장 메모리로 MRAM 활용(eMRAM) 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 반도체 공정과 소자 특성에 대한 역량 보유자 ■ 공학계열(전기전자, 재료/금속, 전산/컴퓨터, 화공, 산업공학 등), 물리 계열 전공자 또는 이에 상응하는 전공지식 보유자
설비개발	<ul style="list-style-type: none"> ■ 첨단 반도체 제조를 위한 핵심 요소 기술 개발 업무 <ul style="list-style-type: none"> - 최신 반도체 미세 공정용 설비의 핵심 부품 개발 - 최대 생산/수율을 위한 반도체 제조 설비/부품 관련 문제 해결 - 반도체 설비/부품 수명 극대화를 위한 소재/코팅 기술 개발 - 공정 제어를 위한 온도/압력/플라즈마/Gas Flow등 HW 및 제어기술 개발 ■ Smart Engineering Solution을 위한 진단/제어/분석 SW 설계 및 개발 업무 <ul style="list-style-type: none"> - 공정에 영향을 주는 주요설비 인자 관리를 위한 진단 시스템 설계 및 개발 - 설비Sensor Data로 설비의 문제와 원인을 진단하는 SW 설계 및 개발 - 불량 분석 효율화를 위한 자동화 시스템 설계 및 개발 - 설비 및 공정 인자의 Big Data 학습을 통한 불량 기인 주요 인자 추출 알고리즘 개발 - Big Data 통계 분석 및 Machine Learning을 통한 기인 주요 설비 인자 Modeling 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 전기전자, 재료/금속, 기계, 화학/화공, 물리학과 등 관련 전공자 반도체 설비구성 및 동작원리를 이해하기 위한 전자기기, 메카트로닉스, 플라즈마 등의 경력 보유자 ■ Data Mining 및 Machine Learning에 대한 지식 보유자
	<ul style="list-style-type: none"> ■ 첨단 반도체 설비 Maintenance <ul style="list-style-type: none"> - 반도체 설비 능력 향상을 위한 개선 업무 - 차세대 반도체 설비 개발 - 반도체 설비 모니터링 시스템 구축 - 설비 혁신에 필요한 Simulation 및 개선 ■ 스마트 Factory 구현 및 관리 <ul style="list-style-type: none"> - 설비/인프라 자동화 시스템 개발(분석/제어 시스템, 모니터링 시스템 개발) - 생산 무인화 시스템 개발(생산 제어 시스템, 시스템 관제, 물류 반송 시스템 개발) 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 전기전자, 재료/금속, 기계, 화학/화공, 물리학과 등 관련 전공자 반도체 설비구성 및 동작원리를 이해하기 위한 전자기기, 메카트로닉스, 플라즈마 등의 경력 보유자
Foundry 마케팅 및 Customer Engineering	<ul style="list-style-type: none"> ■ Foundry 마케팅 <ul style="list-style-type: none"> - Market Trend분석 및 Insight 발굴, 전략수립 - 단기/중장기 시장수요와 경쟁환경을 분석하여 제품가격 및 운영 전략 수립 ■ Foundry 고객 기술 지원 <ul style="list-style-type: none"> - 공정/설계 관련 고객과 Foundry 기술부서간 Interface 및 기술지원 	<ul style="list-style-type: none"> ■ 석사 또는 박사 학위 소지자, 박사 학위 취득 예정자(~2021년 2월) ■ 거래선 및 유관부서와 원활한 소통을 위한 커뮤니케이션 역량 보유자 (외국어 역량 포함) ■ 다양한 채널 및 데이터를 기반으로 시장상황과 트렌드 분석 역량 보유자 ■ Foundry공정/소자/설계 기술지원 경험 보유