



직무구분	세부직무	우대사항
H/W(Digital, Analog) 설계 및 검증	<ul style="list-style-type: none"> ■ Circuit Design <ul style="list-style-type: none"> - Analog/Digital Circuit Design(ADC/DAC/TDC/BGR/LDO) - IC Design , RTL Design, SoC Design, Algorithm(ECC, ML) - Layout Design (Analog/Digital) - High Speed I/O Design(SERDES/PLL/DLL/Equalizer) - Low Power Circuit Design - HW/FW IP Design, PCIe PHY 설계 ■ DRAM/Flash Architect(메모리 구조 설계) ■ Signal Processing, SI/PI, ESD, EMC, EMI, Modeling & Simulation ■ Design Verification <ul style="list-style-type: none"> - Memory/Controller architecture verification - Mixed-Signal integrated circuit verification (PCIe PHY, MIPI PHY) - Simulation, Platform을 활용한 SoC verification, performance analysis - HLS, ELS and Verification Automation testing, Test Firmware development 	<ul style="list-style-type: none"> ■ Analog/Digital 회로 설계 경력 보유자 ■ 고속 Interface I/O 설계, PHY 설계 경력 보유자 ■ Controller설계, SoC 설계 및 검증 경력 보유자 ■ 전자/컴퓨터/반도체 전공 석/박사 및 실무 경력자 우대
S/W 및 Security 개발	<ul style="list-style-type: none"> ■ Computer & System Architecture <ul style="list-style-type: none"> - System S/W 개발, Memory & Storage Algorithm Design - Datacenter向 분산 서버 및 가상화 환경에 유연한 Storage System 개발 - Machine Learning 기반 메모리 신뢰성 향상 기술 개발 ■ Embedded Systems, In-memory Computing, F/W Platform 개발 <ul style="list-style-type: none"> - Firmware S/W 개발 및 고성능 FTL 개발 - PCIe/NVMe/SATA/SAS/Mobile Device Interface 및 Device Driver 개발 ■ S/W Engineering <ul style="list-style-type: none"> - S/W Architecture Design - S/W Architecture Analysis & Optimization ■ Security Design <ul style="list-style-type: none"> - Embedded Security and Security IP design - Security system and applications for memory & storage system - Information theory and cryptography algorithm, FIPS인증 S/W 개발 	<ul style="list-style-type: none"> ■ Embedded S/W, System OS 실무 경력 보유자 ■ Server System Architect 기술 보유자 ■ Cryptography 전공, Crypto System/Protocol 설계 경력 보유자 ■ Host Software 보안 개발 경력자 ■ 전자/컴퓨터 전공 석/박사 및 실무 경력자 우대
품질관리 및 신뢰성 평가	<ul style="list-style-type: none"> ■ Device Reliability <ul style="list-style-type: none"> - Advanced Gate Stack Reliability 등 소자 신뢰성 분석 - Design-In Reliability, Interconnect Reliability, Electro-migration, Stress-migration ■ Engineering Statistics & Quality <ul style="list-style-type: none"> - APC (Advanced Process Control) - Multivariate Modeling & Analysis - Mixed(Digital + Analog) Design Simulation Technology ■ Data Mining <ul style="list-style-type: none"> - Clustering & Classification, Feature Extraction & Selection ■ Failure Analysis & Life Time Projection <ul style="list-style-type: none"> - Package level reliability, Solder joint reliability, Board level reliability - 품질 및 신뢰성 보증기준과 평가기준 정립 	<ul style="list-style-type: none"> ■ 소자 개발 평가, 신뢰성 모델링 평가 경력 보유자 ■ Chip Package Interaction, BEOL WLR Reliability ■ 회로 신뢰성 테스트 및 Layout 검토 경력자 ■ Deep Learning Algorithm 활용 Big Data 처리 경력 보유자 ■ 전자/컴퓨터/반도체 관련분야 전공 및 실무 경력자 우대
영업/마케팅 및 상품기획	<ul style="list-style-type: none"> ■ 고객 요구 분석, 판매 전략 수립 <ul style="list-style-type: none"> - B2C/B2B sales strategy planning - Price & volume strategy planning (Market Intelligence) ■ 응용별 제품 사양 Define 및 제품 Enabling <ul style="list-style-type: none"> - Next generation memory product planning - Product portfolio management ■ Data Science <ul style="list-style-type: none"> - 정형/비정형 Data 처리를 통한 수요예측 및 시장분석 - Business 모형 수립, 수익 모형 창출을 위한 Modeling 	<ul style="list-style-type: none"> ■ SSD, OS, Storage Server 상품기획 및 개발 경력자 ■ Field Application Engineer 경력 보유자 ■ 해외경험 보유자(해외 MBA 등)
공정 및 소자 개발	<ul style="list-style-type: none"> ■ 공정 개발 <ul style="list-style-type: none"> - Process Integration, 단위 공정 개발 및 고도화 - Yield Enhancement ■ 소자 개발 <ul style="list-style-type: none"> - Device Isolation, Transistor, Capacitor 특성 분석, Device Analysis - Dielectric, SiO2/SiON Gate Dielectrics, High-K/Metal Gate 개발 ■ Inspection & Metrology <ul style="list-style-type: none"> - Pattern Process Inspection, Advanced Metrology Technology 	<ul style="list-style-type: none"> ■ Device Physics 전공 석/박사 또는 분석 경력 보유자 ■ 반도체 공정(Peri under Cell, Double Stack 등) 개발 경력자 ■ Immersion Lithography, Overlay 등 EUV 관련 공정개발 경력자 ■ 8대공정 개발 및 소자 분석 관련 경력 보유자 ■ 전자/재료/화학/반도체 관련분야 전공 및 실무 경력자 우대
설비 개발	<ul style="list-style-type: none"> ■ Equipment Engineering <ul style="list-style-type: none"> - Preventive Maintenance 통한 설비 가동률 및 성능 향상 - Break Maintenance 통한 설비 고장 분석 및 개선 - 빅데이터 분석을 활용한 설비 자동화 시스템 구축 및 최적화 	<ul style="list-style-type: none"> ■ 반도체 설비개발 및 설비사 경력 보유자 ■ 전자/재료/화학/반도체 관련분야 전공 및 실무 경력자 우대